



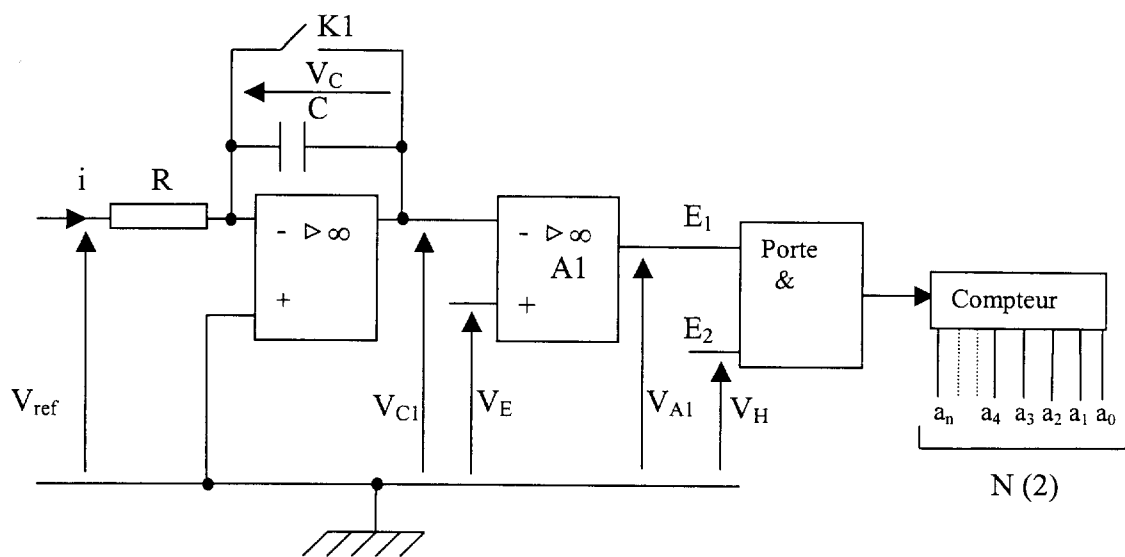
Ce document a été mis en ligne par l'organisme [FormaV®](#)

Toute reproduction, représentation ou diffusion, même partielle, sans autorisation préalable, est strictement interdite.

Pour en savoir plus sur nos formations disponibles, veuillez visiter :

www.formav.co/explorer

Schéma de principe du convertisseur analogique numérique :



V_H est la tension qui correspond aux impulsions d'horloge.

Table de vérité d'une porte ET (&) :

E_1	E_2	Sortie logique
0	0	0
0	1	0
1	0	0
1	1	1

E_1, E_2 : entrées.

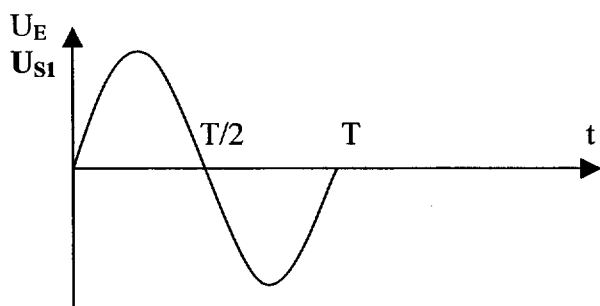
Document – réponse

À RENDRE AVEC LA COPIE

État des diodes :

	$T = 0$	$t = T/2$	$t = T$
D_1			
D_2			
D_3			
D_4			

Chronogramme $U_E = f(t)$, tracer $U_{S1} = f(t)$.



Échantillonneur – bloqueur :

